

EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER : 2000058290
PUBLICATION DATE : 25-02-00

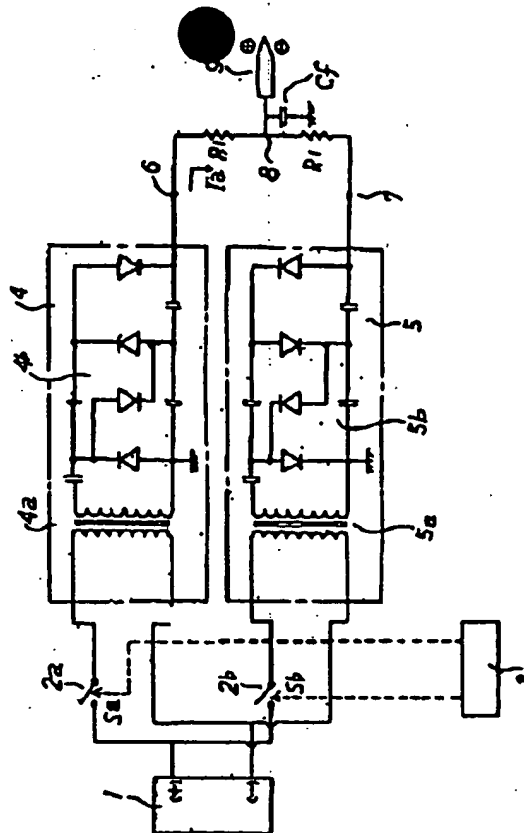
APPLICATION DATE : 17-08-98
APPLICATION NUMBER : 10268895

APPLICANT : KEYENCE CORP;

INVENTOR : YAMAMOTO MASANORI;

INT.CL. : H05F 3/04 H01T 19/04 H01T 23/00

TITLE : STATIC ELIMINATOR



ABSTRACT : PROBLEM TO BE SOLVED: To provide a static eliminator which can control the frequency of the voltage to be impressed on an electrode means using a simple circuit configuration and also the positive and negative voltages individually.

SOLUTION: A high positive voltage generating circuit 4 and a high negative voltage generator circuit 5 are connected with a DC power supply 1 through switches 2 and 2b. Each high voltage generating circuit is composed of a transformer 4a and 5a and a voltage doubler rectifier circuit 4b/5b. Resistors R1 having equal value are connected between the output terminals 6 and 7, respectively, of the circuits 4 and 5, and an electrode stylus 9 is connected to the connection point 8 of the resistors R1. The switches 2a and 2b are opened and closed in conformity to the control signals Sa and Sb from a control device 3, and from the stylus 9, high positive and negative voltages are impressed so that positive and negative ions are emitted. The frequency of the voltage impressed on the stylus 9 and the sizes of the positive and negative voltages are controlled by controlling the opening and closing times of the switches 2a and 2b.

COPYRIGHT: (C)2000,JPO

BEST AVAILABLE COPY

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-58290

(P2000-58290A)

(43) 公開日 平成12年2月25日 (2000.2.25)

(51) Int. Cl. ⁷	識別記号	F I	キーワード (参考)
H 0 5 F 3/04		H 0 5 F 3/04	D 5 G 0 6 7
H 0 1 T 19/04		H 0 1 T 19/04	E
23/00		23/00	

審査請求 未請求 請求項の数 8 書面 (全 12 頁)

(21) 出願番号	特願平10-268896	(71) 出願人	000129253 株式会社キーエンス 大阪府大阪市東淀川区東中島1丁目3番14号
(22) 出願日	平成10年8月17日 (1998.8.17)	(72) 発明者	藤田 司 大阪府大阪市東淀川区東中島1丁目3番14号 株式会社キーエンス内
(31) 優先権主張番号	特願平10-194915	(72) 発明者	山本 喜剛 大阪府大阪市東淀川区東中島1丁目3番14号 株式会社キーエンス内
(32) 優先日	平成10年6月4日 (1998.6.4)	(74) 代理人	100103791 弁理士 川崎 勝弘 (外1名)
(33) 優先権主張国	日本 (J P)		

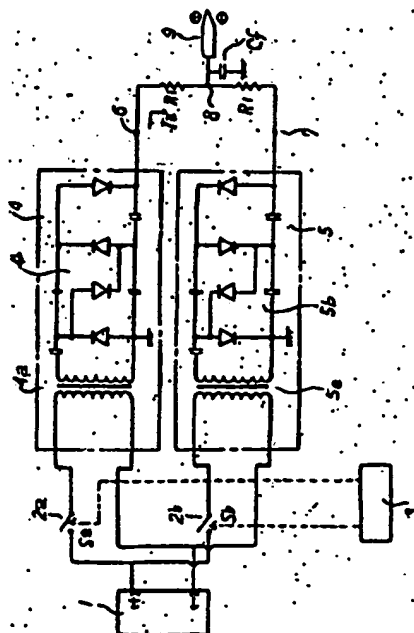
最終頁に続く

(54) 発明の名称 除電装置

(57) 要約

【課題】 簡単な回路構成で電極手段に印加される電圧の周波数と、正極性及び負極性の電圧を個別に制御することができる除電装置を提供すること。

【解決手段】 直流電源1にスイッチ2a、2bを介して正極性の高電圧発生回路4と負極性の高電圧発生回路5を接続する。各高電圧発生回路はトランス4a、5aと倍電圧整流回路4b、5bにより構成される。高電圧発生回路4、5の出力端子6、7間に等価な抵抗R1、R1を接続し、抵抗R1、R1の接続点8に電極針9を接続する。制御装置3の制御信号Sa、Sbによりスイッチ2a、2bを開閉し、電極針9から正極性及び負極性の高電圧を印加して正極性及び負極性のイオンを出力する。スイッチ2a、2bの開閉時間を制御することにより、電極針9に印加する電圧の周波数と正負の極性の電圧の大きさを制御する。



〔特許請求の範囲〕

〔請求項1〕 電源と、電源から電圧が供給される正極性の高電圧発生回路及び負極性の高電圧発生回路と、正極性の高電圧発生回路の出力端子と負極性の高電圧発生回路の出力端子との間に直列接続される第1、第2のインピーダンスと、前記第1、第2のインピーダンスの接続点に接続され、前記正極性及び負極性の高電圧発生回路の出力電圧の印加により正極性のイオンと負極性のイオンを出力する電極手段と、正極性の高電圧を電極手段に印加する際に形成される第1の給電経路を開閉する第1のスイッチと、負極性の高電圧を電極手段に印加する際に形成される第2の給電経路を開閉する第2のスイッチと、第1のスイッチと第2のスイッチの開閉時間を制御する制御装置とを備えたことを特徴とする除電装置。

〔請求項2〕 前記第1のスイッチと第2のスイッチの開閉時間を制御することにより、電極手段に印加する電圧の周波数を制御してなることを特徴とする請求項1に記載の除電装置。

〔請求項3〕 前記第1のスイッチと第2のスイッチの開閉時間を制御することにより、電極手段に印加する正負の極性の電圧の大きさを制御してなることを特徴とする請求項1に記載の除電装置。

〔請求項4〕 前記第1のスイッチと第2のスイッチの開閉時間を制御することにより、電極手段に印加する電圧の周波数と正負の極性の電圧の大きさを制御してなることを特徴とする請求項1に記載の除電装置。

〔請求項5〕 前記電源は直流電源であって、第1のスイッチを直流電源と正極性の高電圧発生回路の間に接続し、第2のスイッチを直流電源と負極性の高電圧発生回路の間に接続し、前記第1のスイッチと第2のスイッチの開閉時間を制御することにより、電極手段に印加する電圧の周波数と正負の極性の電圧の大きさを制御してなることを特徴とする請求項1に記載の除電装置。

〔請求項6〕 前記第1、第2のインピーダンスは、抵抗とコンデンサの並列回路で形成したことを特徴とする請求項1ないし請求項5のいずれかに記載の除電装置。

〔請求項7〕 前記第1、第2のインピーダンスは、抵抗とフェナダイオードの直列回路で形成したことを特徴とする請求項1ないし請求項5のいずれかに記載の除電装置。

〔請求項8〕 前記第1、第2のインピーダンスは、抵抗とフェナダイオードの直列回路にコンデンサを並列に接続した回路で形成したことを特徴とする請求項1ないし請求項5のいずれかに記載の除電装置。

〔発明の詳細な説明〕

〔0001〕

〔発明の属する技術分野〕 本発明は、正極性または負極性の電荷に帯電している帯電体の帯電量をゼロに近づけるための除電装置に関するものである。

〔0002〕

〔従来の技術〕 液晶製造ライン等において、対象物体が帯電しているとほこり等が付着して製品が不良品となることがあり、また、コンベア等により物体を搬送している場合には、小さい対象物体が帯電することにより製品同士が吸引されて接触してしまい、生産ラインが停止してしまうことがある。このため、静電気の発生を抑制する必要がある個所には、限られたスペースに多数の除電装置が配置される。

〔0003〕 静電気は対象物体に蓄積されている正または負の電荷により生ずるものであり、静電気起因する対象物体の帯電電位は大地を基準電位として、対象物体の表面電位を測定することにより決定されている。除電の原理は、このような対象物体に蓄積されている電荷を大地に流し込むか、または蓄積されている電荷とは反対の極性のイオンを吹き付けて帯電電位を中和することにより、対象物体、すなわち帯電体に蓄積されている電荷をゼロに近づけるものである。

〔0004〕 上記のような除電の原理を応用した除電装置として、従来電極針に高電圧発生部からの直流高電圧または交流高電圧を印加して電極針からプラス、またはマイナスのイオンを出力させて、このイオンを帯電体に吹き付けるようにしたものが知られている。このときの空气中を流れるプラス、またはマイナスのイオン流は、高電圧発生部と大地間の電流として考えることができる。すなわち、高電圧発生部から大地に向かって流れる電流はマイナスのイオン流に相当し、大地から高電圧発生部に向かって流れる電流はプラスのイオン流に相当している。

〔0005〕 このようなイオン流と電流との相互関係により、除電装置から出力しているプラス、マイナスのイオン量が同数であれば中和されて電流はゼロとなる。図12は、上記のような原理を用いた除電装置を示す回路図である。図において、21a、21bは直流可変電圧装置、22a、22bはスイッチ、23aは正極性の電極針、23bは負極性の電極針、24は制御信号pa～pdを出力する制御回路、25は除電の対象物体である。

〔0006〕 制御回路24の信号により直流可変電圧装置21a、21b、スイッチ22a、22bを動作させて、対象物体25の帯電の極性とは反対極性の電極針に直流の高電圧を印加して除電する。例えば対象物体25が負極性に帯電している場合には正極性の電極針23aに直流の高電圧を印加して正極性のイオンを対象物体25に吹き付ける。正負の極性の電極針からイオンを対象物体に吹き付けるには、イオン同士の反発力（クーロン力）を利用する。イオン同士の反発力が弱いときには、ファンやコンプレッサー等の外力を利用することもある。

〔0007〕 ところで、電極針に高電圧を印加するとき50 に発生するイオン量と電圧の関係は、図13の特性図の

ように表される。Q1は負極性の電圧-イオン量の特性、Q2は正極性の電圧-イオン量の特性を示している。この特性図に示されているように負極性のイオンの方が正極性のイオンよりも低電圧で発生する傾向にある。このため、正負双方の極性の電極針からイオンを等量発生させてイオンバランスを取る必要がある場合には、正負の直流可変電圧装置21a、21bにより出力電圧の調整を行い、またはスイッチ22a、22bの開閉時間、すなわち、電圧印加時間を調整して電圧の大きさを制御している。

【0008】イオンバランスを取りながらイオン同士の反発力（クーロン力）を利用して電極針から対象物体にイオンを吹き付ける際には、スイッチ22a、22bを交互に開閉制御しており、正負双方の極性の電極針にはパルス状の高電圧が交互に印加される。このときの周波数は、電極針と対象物体との距離に応じて最適な周波数が選定される。近距離の場合には周波数が高く、遠距離の場合には周波数は低く選定される。

【0009】例えば、この距離が50mm程度の近接した距離であれば30~100Hz、クリーンルームの作業台（クリーンベンチ）のように当該距離が500mm程度の場合には10~1Hz、クリーンルームの天井のように当該距離が2000mm以上の場合には1Hz以下に選定される。このように、電極針と対象物体との距離が大きいときには、電極針で発生したイオンが対象物体に到達するまでに時間がかかるので同一極性の電圧を長い時間印加することが必要となり、直流方式の除電装置が適している。

【0010】これに対して電極針と対象物体との距離が近接している場合には、比較的高い周波数で電極針からイオンを出力する必要があるため、交流方式の除電装置が適している。特に、除電の対象物体が走行しているフィルムやシート等の長尺状の物体の場合には、ムラなく除電するためには一定値以上の周波数で電極針からイオンを出力することが要求されている。

【0011】図14は、このような長尺状の物体の除電に適用される交流方式の除電装置の一例を示す回路図である。図において、31は商用電源、32は昇圧トランス、33は直流バイアス電源、34は正負の極性のイオンを交互に発生する電極針、35は矢視A方向に走行するフィルムである。電極針34は、フィルム35の走行面から高さHが50mm程度の位置に設定される。Lは電極針34による除電範囲であり50mm程度の長さに設定される。このときのフィルム35の走行速度を v (m/s)とすると、最適な周波数 F は、 $F \geq (v/L)$ で表される。したがって、 $v=2.5$ (m/s)とすると、 $F \geq (250/5)$ より最適な周波数は50Hz以上に設定される。

【0012】図15は、直流バイアス電源33による昇圧トランス32の2次側電圧の制御の一例を示す特性図

である。バイアス電圧VBを制御することにより、2次側電圧の0レベルが変わり電極針34から発生する正負の極性のイオン量が調整される。このように、交流方式の除電装置は走行している長尺状の物体に対して近接した位置に電極針を配置して効果的に除電できる。しかしながら、周波数は商用電源により一律に50Hzまたは60Hzに設定され、電極針と対象物体の距離に応じて最適な周波数を設定することができないという問題がある。また、昇圧トランスは大型で重いため、設置場所に制約を受けるという問題がある。

【0013】そこでトランスの小型軽量化を図るために可変周波数の高周波トランスを用いた除電装置が開発されている。図16はこのような除電装置の一例を示す回路図である。図16において、41は直流電源、42a、42bはスイッチ、43a、43bは高周波発振回路、44a、44bはトランス、45a、45bは倍電圧整流回路、46は正極性の電極針、47は負極性の電極針である。

【0014】高周波発振回路43a、43bを動作させることにより、トランス44a、44bの2次側には高周波電圧が発生する。倍電圧整流回路45a、45bは、コッククロフト・ウォルトンの回路といわれる周知の構成であり、コンデンサC1~C4とダイオードD1~D4で構成されている。コンデンサとダイオードとを組み合わせた単位ブロックの段数を n 、入力電圧を V_s とすると、倍電圧整流回路45a、45bの出力側には nV_s の電圧が得られる。図14の例では $n=4$ であるので、倍電圧整流回路45a、45bの出力側には4Vsの高電圧が形成されてそれぞれの電極針46、47に印加される。

【0015】図17は高周波トランスを用いた除電装置の他の例を示す回路図である。図17において、41は直流電源、42cはスイッチ、43cは高周波発振回路、44cはトランス、45a、45bは倍電圧整流回路、46は正極性の電極針、47は負極性の電極針である。この例では、単一のトランス44cの2次側に発生する高周波電圧を倍電圧整流回路45a、45bにより昇圧し、正極性の電極針46と負極性の電極針47に印加する構成としている。

【0016】

（発明が解決しようとする課題）図16の例では、高周波発振回路43a、43bを個別に制御することにより、正極性の電極針と負極性の電極針に印加する電圧をそれぞれ制御することができるのでイオンバランスを取りやすいという利点がある。しかしながら、正イオンと負イオンの発生する場所が違うので除電ムラが発生し、また、正極性と負極性の電極針をそれぞれ必要とするのでコストが高くなるという問題があった。

【0017】また、図17の例では単一の高周波発振回路、トランス、電極針により正負の極性のイオンを発生

10

20

30

40

50

させることができるので、構成が簡単でコストが安くなるという利点がある。しかしながら、正極性の電圧と負極性の電圧を個別に制御することができないので、イオンバランスを取りにくいという問題があった。

【0018】本発明はこのような問題に鑑みて、簡単な回路構成で電極手段に印加される電圧の周波数と、正極性及び負極性の電圧の大きさを個別に制御することができる除電装置の提供を目的とするものである。

【0019】

【課題を解決するための手段】上記目的は請求項1に係る発明において、除電装置を、電源と、電源から電圧が供給される正極性の高電圧発生回路及び負極性の高電圧発生回路と、正極性の高電圧発生回路の出力端子と負極性の高電圧発生回路の出力端子との間に直列接続される第1、第2のインピーダンスと、前記第1、第2のインピーダンスの接続点に接続され、前記正極性及び負極性の高電圧発生回路の出力電圧の印加により正極性のイオンと負極性のイオンを出力する電極手段と、正極性の高電圧を電極手段に印加する際に形成される第1の給電経路を開閉する第1のスイッチと、負極性の高電圧を電極手段に印加する際に形成される第2の給電経路を開閉する第2のスイッチと、第1のスイッチと第2のスイッチの開閉時間を制御する制御装置とを備えた構成とすることにより達成される。

【0020】また請求項2に係る発明は、請求項1に係る発明の除電装置において、前記第1のスイッチと第2のスイッチの開閉時間を制御することにより、電極手段に印加する電圧の周波数を制御している。

【0021】また請求項3に係る発明は、請求項1に係る発明の除電装置において、前記第1のスイッチと第2のスイッチの開閉時間を制御することにより、電極手段に印加する正負の極性の電圧の大きさを制御している。

【0022】また請求項4に係る発明は、請求項1に係る発明の除電装置において、前記第1のスイッチと第2のスイッチの開閉時間を制御することにより、電極手段に印加する電圧の周波数と正負の極性の電圧の大きさを制御している。

【0023】また請求項5に係る発明は、請求項1に係る発明の除電装置において、前記電源は直流電源であって、第1のスイッチを直流電源と正極性の高電圧発生回路の間に接続し、第2のスイッチを直流電源と負極性の高電圧発生回路の間に接続し、前記第1のスイッチと第2のスイッチの開閉時間を制御することにより、電極手段に印加する電圧の周波数と正負の極性の電圧の大きさを制御している。

【0024】また、請求項6に係る発明は、請求項1ないし請求項5のいずれかに係る発明の除電装置において、前記第1、第2のインピーダンスを、抵抗とコンデンサの並列回路で形成している。

【0025】また、請求項7に係る発明は、請求項1な

いし請求項5のいずれかに係る発明の除電装置において、前記第1、第2のインピーダンスは、抵抗とフェナードダイオードの直列回路で形成している。

【0026】また、請求項8に係る発明は、請求項1ないし請求項5のいずれかに係る発明の除電装置において、前記第1、第2のインピーダンスは、抵抗とフェナードダイオードの直列回路にコンデンサを並列に接続した回路で形成している。

【0027】請求項1に係る発明においては、第1のスイッチと第2のスイッチの開閉時間の制御により、電極手段から出力される正負の極性のイオン量を個別に制御しているので、簡単な構成で効果的に除電を行うことができる。また、単一の電極手段により正負の極性のイオンを出力させるので除電ムラがなく、電極針の数を1/2にできその結果除電装置のコストが安くなる。

【0028】請求項2の構成とすることにより、第1のスイッチと第2のスイッチの開閉時間を制御して、第1のスイッチと第2のスイッチの単位時間あたりの開閉頻度を変えることにより、電極手段に印加される電圧の周波数を制御している。このため、電極手段と除電の対象物体との距離に応じて最適な周波数で電極手段に電圧を印加することにより、効果的に除電を行うことができる。

【0029】請求項3の構成とすることにより、第1のスイッチと第2のスイッチの開閉時間を制御して、第1のスイッチと第2のスイッチの一周期内での開閉時間の比率を変えることにより、電極手段に印加される正極性の出力電圧と負極性の出力電圧の大きさを個別に制御している。このため、電極手段から出力される正極性と負極性のイオン量の大きさをそれぞれ個別に制御することができ、イオンバランスが取りやすくなる。

【0030】請求項4の構成とすることにより、第1のスイッチと第2のスイッチの開閉時間を制御して、第1のスイッチと第2のスイッチの単位時間あたりの開閉頻度を変えると共に、第1のスイッチと第2のスイッチの一周期内での開閉時間の比率を変えることにより、電極手段に印加される電圧の周波数と、電極手段に印加される正極性の出力電圧と負極性の出力電圧の大きさを個別に制御している。このため、電極手段と除電の対象物体との距離が変化した場合でもイオンバランスが取りやすくなる。

【0031】請求項5の構成とすることにより、直流電源と正負の高電圧発生回路の間に接続された第1のスイッチと第2のスイッチの開閉時間を制御しているので、電源電圧を変換する装置が不要であり、簡単な構成で電極手段に印加される電圧の周波数と、電極手段に印加される正極性の出力電圧と負極性の出力電圧の大きさを個別に制御することができる。

【0032】請求項6の構成とすることにより、電極手段と接地間に形成される浮遊容量の影響を除去し、電極

手段に高電圧発生回路の出力電圧が印加されたときの立上りの特性が改善される。

【0033】請求項7の構成とすることにより、高電圧発生回路の出力端子と電極手段との間の消費電力が軽減されるので除電装置の効率を向上させることができる。また出力インピーダンスを減少させて応答性を改善することができる。

【0034】請求項8の構成とすることにより、除電装置の効率を向上させることができると共に、電極手段に高電圧発生回路の出力電圧が印加されたときの立上りの特性が改善される。

【0035】

【発明の実施の形態】以下、本発明の実施の形態について説明する。図1は本発明の除電装置の一例を示す回路図である。図1において、1は直流電源で例えば二次電池等の外部直流電源を用いる。2a、2bは直流電源1の出力側に設けられるスイッチ、3は制御信号Sa、Sbによりスイッチ2a、2bの開閉時間を制御する制御装置である。スイッチ2a、2bは、トランジスタ等の電子的スイッチを用いることができる。4は、トランス4a、倍電圧整流回路4bよりなる正極性の高電圧発生回路、5は、トランス5a、倍電圧整流回路5bよりなる負極性の高電圧発生回路である。

【0036】各高電圧発生回路4、5において、倍電圧整流回路4b、5bのコンデンサとダイオードを組み合わせたブロックの段数は適宜の段数に設定され、所定の値の直流高電圧が高電圧発生回路4、5の出力端子6、7に得られる。出力端子6、7間には、電流制限用のインピーダンスとして作用する等価の抵抗R1、R1を直列に接続し、両抵抗の接続点8に電極針9を接続する。

【0037】スイッチ2aは、直流電源1から供給される電圧により正極性の高電圧発生回路4が動作して、電極針9に正極性の高電圧を印加する際に形成される第1の給電経路を開閉するスイッチとして機能する。また、スイッチ2bは、直流電源1から供給される電圧により負極性の高電圧発生回路5が動作して、電極針9に負極性の高電圧を印加する際に形成される第2の給電経路を開閉するスイッチとして機能する。

【0038】図2、図3は図1の除電装置の高電圧発生回路の出力電圧の波形を示す特性図である。図2、図3を参照して図1の除電装置の動作を説明する。制御装置3からの制御信号Sa、Sbによりスイッチ2aをオン、スイッチ2bをオフにする。この際に、正極性の高電圧発生回路4のトランス4aの2次側にはパルス状の高電圧が発生する。

【0039】このトランス4aの2次側に発生したパルス状の高電圧を倍電圧整流回路4bにより昇圧して、振幅値Vaの正極性のパルス電圧を正極性の高電圧発生回路4から出力し、電極針9に印加する。電極針9からは正極性のイオンが出力されて図示しない対象物体に吹き

付けられる。

【0040】ta時間スイッチ2aをオン、スイッチ2bをオフにして、電極針9に振幅値Va/2の正極性のパルス電圧を印加してから、次に制御装置3からの制御信号Sa、Sbによりスイッチ2aをオフ、スイッチ2bをオンにする。この際には、負極性の高電圧発生回路5のトランス5aの2次側にはパルス状の高電圧が発生する。このトランス5aの2次側に発生したパルス状の高電圧を倍電圧整流回路5bにより昇圧して、振幅値Vaの負極性のパルス電圧を負極性の高電圧発生回路5から出力し、電極針9に印加する。電極針9からは負極性のイオンが出力されて図示しない対象物体に吹き付けられる。

【0041】tb時間スイッチ2aをオフ、スイッチ2bをオンにして、電極針9に振幅値Va/2の負極性のパルス電圧を印加してから、次に再度スイッチ2aをオン、スイッチ2bをオフにして電極針9に振幅値Va/2の正極性のパルス電圧を印加する。以下、スイッチ2b、2aを交互に開閉し、周期T(T=ta+tb)で正負の極性を反転したパルス電圧を交互に電極針9に印加する。

【0042】このように、制御装置3からの制御信号Sa、Sbでスイッチ2a、2bの開閉時間を制御し、前記電圧の極性を反転させる周期Tの単位時間あたりの繰り返し回数を適宜設定することにより、電極針9にはE1の波形で示される所定の周波数の高電圧が印加されることになる。ここで、単位時間あたりの周期Tの繰り返し回数は、単位時間あたりのスイッチ2a、2bの開閉頻度で規定される。このため、電極針9に印加される電圧の周波数の制御は、単位時間あたりのスイッチ2a、2bの開閉頻度を変えることにより、すなわち、単位時間あたりのスイッチ2a、2bの開閉時間を制御することにより行われるものである。

【0043】図2は、各スイッチ2a、2bのオンの時間taとtbを等しく、すなわち、正極性の高電圧発生回路4と負極性の高電圧発生回路5の動作時間を等しくして、電極針9に印加される正負の極性の電圧の大きさを同じ値に設定している。しかしながら、前記のように負極性のイオンが低電圧で発生しやすい傾向にあるので、正負の極性の電圧の大きさを同じ大きさにして電極針9に印加すると、イオンバランスが取れない場合がある。

【0044】このような場合には、図3のように一周期T内でスイッチ2aのオン時間tpをスイッチ2bのオン時間tqよりも長く設定し、電極針9に印加する電圧は、正極性の電圧が負極性の電圧よりも大きくなるように電圧を制御する。すなわち、一周期T内でスイッチ2a、2bの開閉時間の比率を変えて、正極性及び負極性の電圧の大きさを制御する。

【0045】この際には、電極針9にはE2の波形で示

される所定の周波数の高電圧が印加されることになる。電極針9に電圧が印加される時間は、一周期内で正極性のパルス電圧が印加される時間が負極性のパルス電圧が印加される時間よりも長くなるので、正極性のイオン量が増加する傾向が強くなり、イオンバランスが取られることになる。

(0046) また、対象物体が正極性に強く帯電している場合には、スイッチ2bのオン時間 t_b をスイッチ2aのオン時間 t_a よりも長く設定する。この場合には、電極針9に印加される電圧は、負極性の電圧が正極性の電圧よりも大きくなるように制御される。

(0047) 図3において周期を図2の例と同一の周期 T に設定すると、スイッチ2a、2bの開閉時間の比率を制御することにより、周波数を固定したままで電極針9に印加される正負の極性の電圧の大きさを定めることができる。すなわち、電極針9で発生する正負の極性のイオン量の大きさを制御することができる。

(0048) また、図2の例とは異なる周期でスイッチ2a、2bを開閉して、すなわち、スイッチ2a、2bの開閉頻度を変えて、電極針9に印加する電圧の周波数を制御すると共に、一周期内のスイッチ2a、2bの開閉時間の比率を変えて、電極針9に印加される正負の極性の電圧の大きさを定める構成とすることができる。

(0049) このように図1の除電装置は、スイッチ2a、2bの開閉時間を制御することにより、電極針9に印加する電圧の周波数の制御と、正負の極性の電圧の個別の大きさの制御をそれぞれ独立して行うことができるが、更に、電極針9に印加する電圧の周波数と共に、正負の極性の個別の電圧の大きさを同時に制御することができる。また、単一の電極針により正負の極性のイオンを出力させるので、コストを低減することができる。

(0050) ところで図1の除電装置は、電極針9と接地間に浮遊容量 C_f が形成されている。このような浮遊容量 C_f に起因して時定数が大きくなるために電極針9に電圧が印加された際の応答性が悪くなり、図4の特性図に示すように電極針9に印加される電圧はE3の波形のように立上りに遅れが発生する。このため、電極針9に印加される電圧の大きさが不足して十分にイオンを発生することができないという問題がある。

(0051) 図5は、このような浮遊容量 C_f の影響を除去するための構成を示す回路図である。図1の例では正極性の高電圧発生回路4と負極性の高電圧発生回路5の出力端子6、7間に、抵抗 R_1 、 R_1 の直列回路を接続している。図5の例では、前記抵抗 R_1 に代えて抵抗 R_2 とコンデンサ C_a の並列回路を直列に接続する構成としている。このように、出力端子6、7間にコンデンサを含むインピーダンスを接続しているので、浮遊容量 C_f によるインピーダンスは打ち消される。このため応答性が良くなり、電極針9に印加される電圧は立上りの遅れがなくE4の波形のように改善される。

(0052) 図6は、本発明の別の実施の形態を示す回路図である。図6の例では、図1の抵抗 R_1 に代えて抵抗 R_3 とツェナーダイオード Z_d の直列回路を接続している。ここで正極性の高電圧発生回路4の出力電圧を V_b 、負極性の高電圧発生回路5の出力電圧を V_c 、ツェナーダイオード Z_d のツェナー電圧を V_z とすると、 V_b 、 V_c 、 V_z の関係は、 $2V_z \leq V_b$ 、 $2V_z \leq V_c$ となるようにツェナー電圧 V_z を定める。

(0053) 正極性の高電圧発生回路4から電圧 V_b が出力されているときには、出力端子6からの出力電流 I_b は、 $I_b = (V_b - 2V_z) / 2R_3$ となる。また、負極性の高電圧発生回路5から電圧 V_c が出力されているときには、出力端子7からの出力電流 I_c は、 $I_c = (V_c + 2V_z) / 2R_3$ となる。

(0054) 次に図1の例と図6の例の特性を比較する。図1においては、出力端子6、7間の出力インピーダンス Z_a は、抵抗 R_1 と R_1 が並列に接続されているので、 $Z_a = (R_1 / 2)$ となる。正極性の高電圧発生回路4から電圧 V_a が出力されているときに出力端子6からの出力電流 I_a は、 $I_a = (V_a / 2R_1)$ となる。したがって、出力端子6と接続点8の間に接続されている抵抗 R_1 の消費電力 W_a は、 $W_a = (I_a)^2 R_1 = (V_a)^2 / 4R_1$ となる。

(0055) 図6の例は、出力端子6、7間の出力インピーダンス Z_b は、ツェナーダイオード Z_d のインピーダンスを無視すれば抵抗 R_3 と R_3 が並列に接続されているので、 $Z_b = (R_3 / 2)$ となる。このときの出力端子6と接続点8の間に接続されている抵抗 R_3 の消費電力 W_b は、 $W_b = (I_b)^2 R_3$ であるから、 I_b に上記の値を代入して $W_b = (V_b - 2V_z)^2 / 4R_3$ となる。ここで、簡単のために $V_a = V_b$ 、 $R_1 = R_3$ とすると、 $W_a > W_b$ となり、図6の構成にすると図1の構成よりも消費電力が少なくなり、除電装置の効率が向上する。

(0056) また、 $I_a = I_b$ とした場合、 $R_1 > R_3$ となり出力インピーダンスが減少して応答性が改善される。出力端子7と接続点8間の出力インピーダンスに対する消費電力の軽減と、応答性の改善についても上記したところと同様になる。このように、図6の構成ではツェナーダイオード Z_d を用いることにより、図1の構成と出力インピーダンスが同じでも除電装置の効率を向上させることができるものである。

(0057) 図7は、本発明の更に別の実施の形態を示す回路図である。この例では、出力端子6と接続点8間、および出力端子7と接続点8間に、それぞれ抵抗 R_4 とツェナーダイオード Z_d の直列回路にコンデンサ C_b を並列に接続している。このような構成とすることにより、図5の例で説明したと同じように、浮遊容量 C_f に起因する電極針9に印加される高電圧発生回路の出力電圧の立上りの遅延を解消し、応答性が改善される。

【0058】図1、図5～図7の構成では正極性の高電圧発生回路4、負極性の高電圧発生回路5の出力端子8と出力端子7間には等価な2つのインピーダンスを直列に接続している。しかしながら、本発明の除電装置においては上記2つのインピーダンスは互いに等価なものには限定されない。一方のインピーダンスを他方のインピーダンスよりも大きく設定して、電極針9に高電圧を印加する構成とすることも可能である。

【0059】図1の例では、高電圧を電極針に印加する際に形成される給電経路を開閉する第1、第2のスイッチ2a、2bは、直流電源1とトランス4a、5aとの間に接続されている。本発明においては、前記第1、第2のスイッチは、正極性の高電圧発生回路または負極性の高電圧発生回路を電極針に印加する際に形成される給電経路のどの位置に接続しても、前記した電極針に印加する電圧の周波数と電圧の大きさを制御することができるものである。

【0060】図8は、第1、第2のスイッチ2a、2bを倍電圧整流回路4b、5bの入力側に接続した例を示す回路図である。図8の例では、直流電源1の出力側に直交-交流インバータ11を接続し、直交-交流インバータ11の出力側にトランス4a、5aを接続している。

【0061】この例においても、第1のスイッチ2aをオン、第2のスイッチ2bをオフにすると、電極針9には正極性の高電圧が印加される。また、第1のスイッチ2aをオフ、第2のスイッチ2bをオンにすると、電極針9には負極性の高電圧が印加される。

【0062】更に、第1のスイッチ2aと第2のスイッチ2bの単位時間あたりの開閉頻度を制御することにより、電極針9に印加される電圧の周波数を制御することができる。また、第1のスイッチ2aと第2のスイッチ2bの一周期内的での開閉時間の比率を制御することにより、電極針9に印加される正負の極性の電圧の大きさを制御することができる。

【0063】図1の例では、直流電源1の電圧を正極性または負極性の高電圧発生回路に供給している。本発明においては、交流電源の電圧を直流に変換して正極性または負極性の高電圧発生回路に供給する構成とすることも可能である。図9は、交流電源を用いた例を示す回路図である。図9において、ACは商用交流電源、12は交流-直流インバータである。第1のスイッチ2aと第2のスイッチ2bは、交流-直流インバータ12の出力側に接続されている。

【0064】交流-直流インバータ12の出力側から電極針9までの給電経路の構成は、図1の構成と同様であるので詳細な説明は省略する。このように、本発明においては正極性または負極性の高電圧発生回路に電圧を供給する電源は、直流電源と交流電源のいずれでも適用が可能である。

【0065】ところで、電極針から大量のイオンを出力する場合には、高電圧発生回路に用いるトランスの出力容量を大きくする必要がある。しかしながら、トランスの出力容量を大きくするとトランスが大型化する。トランスの2次側から高周波の交流電圧を出力させるために、制御装置によりトランスの1次巻線への通電のオン、オフ制御を行うが、上記のようにトランスが大型化すると、前記オン、オフ制御のスイッチング周波数が低下する。

【0066】例えば、トランスの出力が1Wであれば、スイッチング周波数は約100KHzであるが、トランスの出力が5Wに増大すると、スイッチング周波数は約10～30KHzに低下する。このようにスイッチング周波数が低下すると、高電圧発生回路から電極針に印加される出力電圧の立ち上がり時間が長くなるという問題がある。

【0067】図11は、前記制御装置によるトランスの1次巻線のオンオフ制御と出力電圧の立ち上がり時間との関係を示す特性図である。図11において、制御装置によるスイッチオンはHレベルに、スイッチオフはLレベルに表示しており、スイッチのオン、オフの状態は波形Xで示される。このときの出力電圧は波形Y1で示されるが、出力電圧はスイッチのオン動作に直ちに追従せず、時間遅れをもって立ち上がるので、出力電圧の立ち上がり時間が長くなっている。

【0068】図10は、このような電極針から大量のイオンを出力する場合の改良例を示す回路図である。図10において、1は直流電源、2aはスイッチ、10a、10bは制御回路、4a、4a'はトランス、4b、4b'は倍電圧整流回路で、それぞれ同一極の正極性の直流高電圧を出力端子6から出力する。負極性の高電圧発生回路においても、同様にトランスを分割して2つの倍電圧整流回路を接続する。

【0069】このようにトランスを分割すると、図11の特性Y2に示すように制御回路によるスイッチのオン動作に直ちに追従して出力電圧が立ち上がるようになり、高電圧発生回路から電極針に印加される出力電圧の立ち上がり時間が短縮される。トランスの分割数とトランスに接続される高電圧発生回路の数は、対象物体の除電に必要とされるイオン量に応じて選定される。

【0070】上記の説明では正極性または負極性のイオンを交互に出力する手段として、電極針を用いる例を説明した。本発明の除電装置においては、イオンを出力する電極手段として、電極針に代えて細線等の長尺状物や突起部を有する部材を用いる構成とすることもできる。また、対象物体にイオンを吹き付けるためにファンやコンプレッサ等の外部機器を用いるかどうかとも任意に定められる。

【0071】

【発明の効果】以上のように請求項1に係る発明におい

では、第1のスイッチと第2のスイッチの開閉時間の制御により、電極手段から出力される正負の極性のイオン量を個別に制御しているので、簡単な構成で効果的に除電を行うことができる。また、単一の電極手段により正負の極性のイオンを出力させるので除電ムラがなく、電極針の数を1/2にできその結果除電装置のコストが安くなる。

【0072】請求項2に係る発明においては、第1のスイッチと第2のスイッチの開閉時間を制御して、第1のスイッチと第2のスイッチの単位時間あたりの開閉頻度を変えることにより、電極手段に印加される電圧の周波数を制御している。このため、電極手段と除電の対象物体との距離に応じて最適な周波数で電極手段に電圧を印加することにより、効果的に除電を行うことができる。

【0073】請求項3に係る発明においては、第1のスイッチと第2のスイッチの開閉時間を制御して、第1のスイッチと第2のスイッチの一周期内での開閉時間の比率を変えることにより、電極手段に印加される正極性の出力電圧と負極性の出力電圧の大きさを個別に制御している。このため、電極手段から出力される正極性と負極性のイオン量の大きさをそれぞれ個別に制御することができ、イオンバランスが取りやすくなる。

【0074】請求項4に係る発明においては、第1のスイッチと第2のスイッチの開閉時間を制御して、第1のスイッチと第2のスイッチの単位時間あたりの開閉頻度を変えると共に、第1のスイッチと第2のスイッチの一周期内での開閉時間の比率を変えることにより、電極手段に印加される電圧の周波数と、電極手段に印加される正極性の出力電圧と負極性の出力電圧の大きさを個別に制御している。このため、電極手段と除電の対象物体との距離が変化した場合でもイオンバランスが取りやすくなる。

【0075】請求項5に係る発明においては、直流電源と正負の高電圧発生回路の間に接続された第1のスイッチと第2のスイッチの開閉時間を制御しているので、電圧電圧を変換する装置が不要であり、簡単な構成で電極手段に印加される電圧の周波数と、電極手段に印加される正極性の出力電圧と負極性の出力電圧の大きさを個別に制御することができる。

【0076】請求項6に係る発明においては、電極手段と接地間に形成される静電容量の影響を除去し、電極手段に高電圧発生回路の出力電圧が印加されたときの立上りの特性が改善される。

【0077】請求項7に係る発明においては、高電圧発生回路の出力端子と電極手段との間の消費電力が軽減されるので除電装置の効率を向上させることができる。また出力インピーダンスを減少させて応答性を改善することができる。

【0078】請求項8に係る発明においては、除電装置の効率を向上させることができると共に、電極手段に高

電圧発生回路の出力電圧が印加されたときの立上りの特性が改善される。

【図面の簡単な説明】

【図1】本発明に係る除電装置の好適な実施の形態における構成を示す回路図である。

【図2】図1の除電装置の高電圧発生回路の出力電圧の波形を示す特性図である。

【図3】図1の除電装置の高電圧発生回路の出力電圧の波形を示す特性図である。

【図4】図1の除電装置の高電圧発生回路の出力電圧の波形を示す特性図である。

【図5】除電装置の別の実施の形態における構成を部分的に示す回路図である。

【図6】除電装置の別の実施の形態における構成を部分的に示す回路図である。

【図7】除電装置の別の実施の形態における構成を部分的に示す回路図である。

【図8】除電装置の別の形態における構成を示す回路図である。

【図9】除電装置の別の形態における構成を示す回路図である。

【図10】除電装置の改良例を示す回路図である。

【図11】図10の除電装置の動作を示す特性図である。

【図12】直流方式の除電装置の一例を示す回路図である。

【図13】イオン量と電圧の関係を示す特性図である。

【図14】交流方式の除電装置の一例を示す回路図である。

【図15】図12の除電装置のバイアス制御を示す特性図である。

【図16】除電装置の従来例を示す回路図である。

【図17】除電装置の他の従来例を示す回路図である。

【符号の説明】

1 直流電源

2 a、2 b スイッチ

3 制御装置

4 正極性の高電圧発生回路

5 負極性の高電圧発生回路

4 a、5 a トランス

4 b、5 b 倍電圧整流回路

6、7 出力端子

8 接続点

9 電極針

11 直流-交流インバータ

12 交流-直流インバータ

R1、R2、R3 抵抗

C a、C b コンデンサ

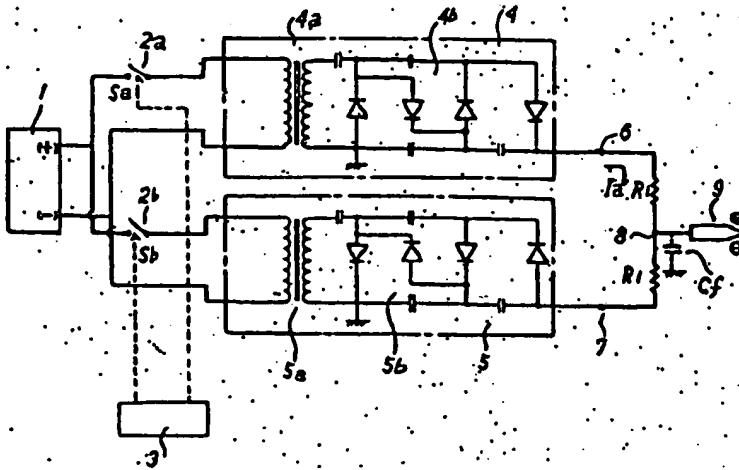
C f 静電容量

Z d ツェナーダイオード

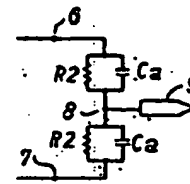
Sa, Sb 制御信号
Ia 出力電流
E1, E2 電圧波形

* T 周期
Va 振幅値
*

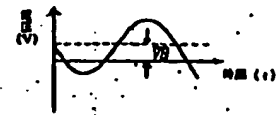
(図1)



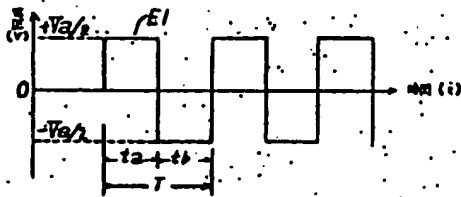
(図5)



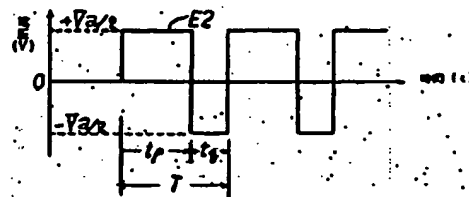
(図15)



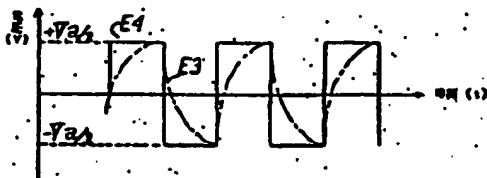
(図2)



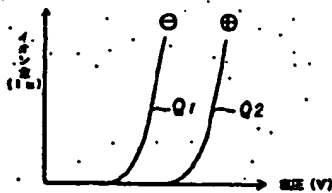
(図3)



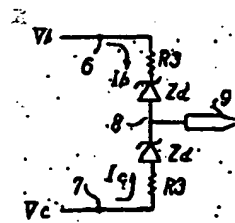
(図4)



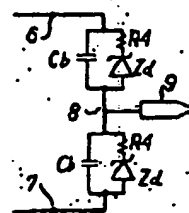
(図13)



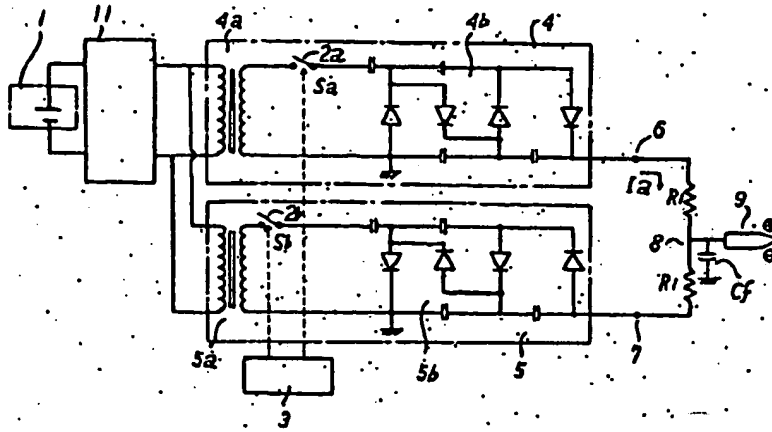
(図6)



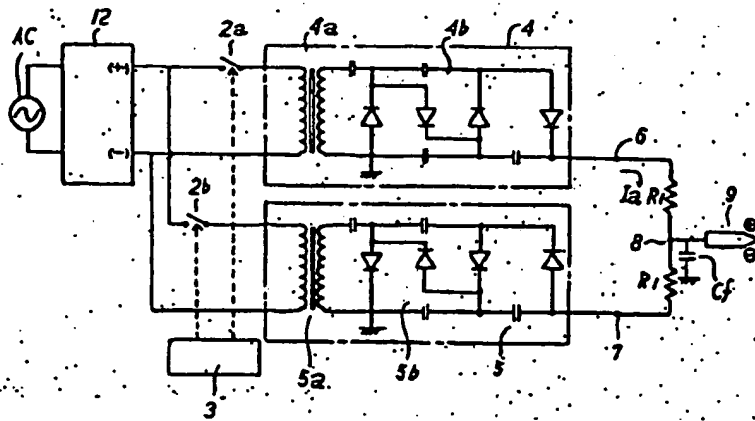
(図7)



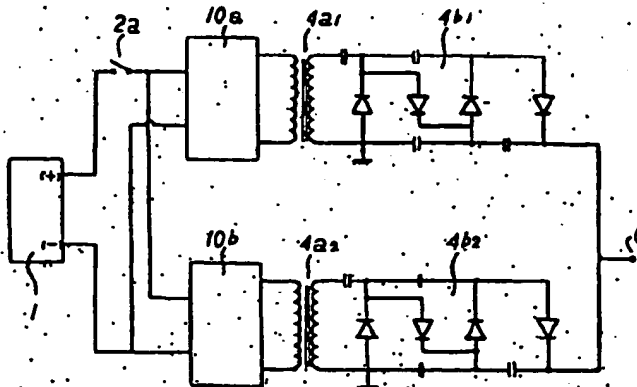
(図8)



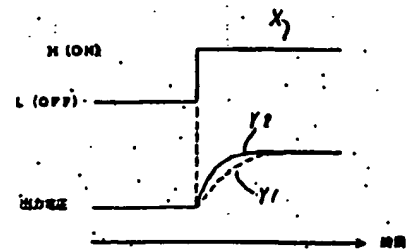
(図9)



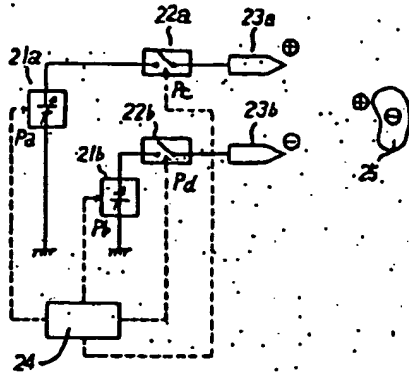
(図10)



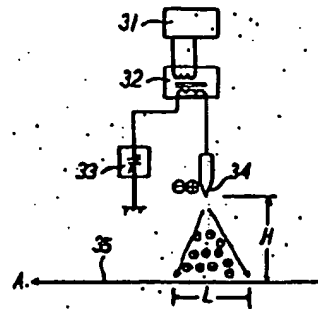
(図11)



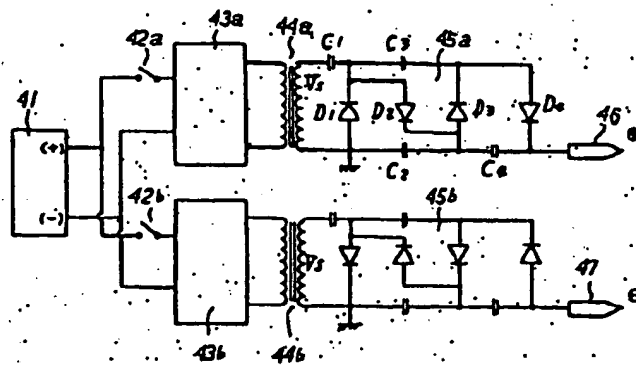
(図12)



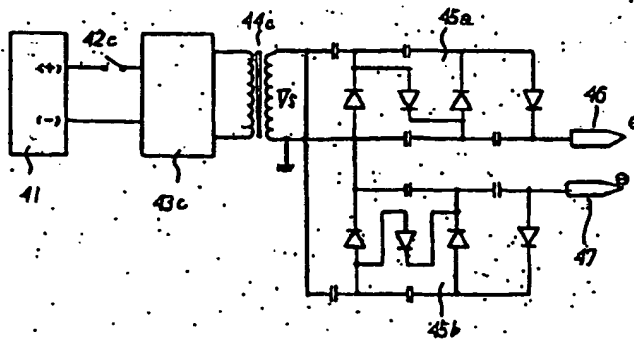
(図14)



(図16)



(図17)



フロントページの続き

(72)発明者 山本 昌則

大阪府大阪市東淀川区東中島1丁目3番14
号 株式会社キーエンス内

Fターム(参考) SC067 AA21 AA41 DA18 EA10

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.